

**105 學年度技術校院四年制與專科學校二年制統一入學測驗  
電機與電子群資電類（專二）試題**

	<p>試題分析：</p> <p>今年較簡單，數位邏輯及數位邏輯實習，可能上調 10 分，計算機概論應下調 4 分，數位計概較去年上升 6 分。</p> <p>105 資電專二第三部分：電子學實習</p> <p>(104) 考題：疑 0、難 4、中 5、易 3</p> <p>(103) 考題：疑 1、難 0、中 3、易 8</p> <p>本次考題較 (104) 簡單，分數會高 4 題左右</p>
	第一部份：數位邏輯（第 1 至 12 題，每題 2 分，共 24 分）
B	<p>1. 兩個四位元 2 的補數表示法之數字 (1100) 和 (1110) 相加之結果為何？ (A)1001 (B)1010 (C)1100 (D)1101</p> <p>【詳解】</p> $\begin{array}{r} 1100 \\ 2'S +1110 \\ 1)1010_{(2)} \\ \hline \text{捨棄} \quad \quad - \end{array}$
D	<p>2. 下面四個數字基底轉換的式子中，何者<u>錯誤</u>？ (A) <math>(110.001)_2 = (6.125)_{10}</math> (B) <math>(134)_5 = (62)_7</math> (C) <math>(AF)_{16} = (257)_8</math> (D) <math>(89.44)_{10} = (324.31)_5</math></p> <p>【詳解】</p> $\begin{array}{r} 0.44_{(10)} \neq 0.31_{(5)} \\ * \quad 5 \\ \hline 2.20 \\ * \quad 5 \\ \hline 1.0 \end{array}$
D	<p>3. 下列敘述何者<u>錯誤</u>？ (A) <math>(100111)_2</math> 之 1 的補數為 <math>(011000)_2</math> (B) <math>(248.51)_{10}</math> 之 9 的補數為 <math>(751.48)_{10}</math> (C) <math>(459)_{10}</math> 之 BCD 碼為 <math>(010001011001)_{BCD}</math> (D) <math>(43)_{10}</math> 的格雷碼 (Gray Code) 為 <math>(111111)_{gray}</math></p> <p>【詳解】</p> $43_{(10)} = 101011_{(2)} = 111110_{(Gray)}$
A	<p>4. 一個兩輸入 NAND 閘，A、B 為輸入，Y 為輸出，則下列何者<u>有誤</u>？ (A) 若 A=0、B=0，則 Y=0 (B) 若 A=0、B=1，則 Y=1 (C) 若 A=1、B=0，則 Y=1 (D) 若 A=1、B=1，則 Y=0</p>
C	<p>5. 如圖(一)所示之邏輯電路，則輸出 F 的邏輯函數為何？ (A) <math>A \oplus B</math> (B) A (C) B (D) 1</p>

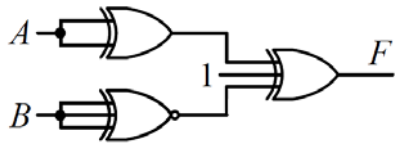
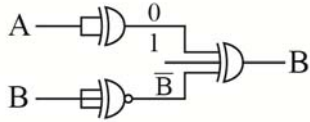


圖 (一)

【詳解】



B	B	B	XNOR
0	0	0	1
1	1	1	0

- A 6. 令 d 代表不睬條件 (Don't Care)，化簡  $F(X, Y, Z, W) = \sum(1, 3, 6, 7, 11, 15) + d(0, 2, 4, 5)$  之結果為何？ (A)  $\bar{X} + ZW$  (B)  $\bar{X} + \bar{Z}\bar{W}$  (C)  $X + ZW$  (D)  $X + \bar{Z}\bar{W}$

【詳解】

		ZW				
		00	01	11	10	
XY	00	X	1	1	X	X + ZW
	01	X	X	1	1	
	11			1		
	10			1		

- D 7. 一布林代數  $F(A, B, C, D) = \sum(0, 2, 5, 7, 8, 10, 13, 15)$ ，下列何者為其化簡之結果？ (A)  $F = AD + \bar{A}\bar{D}$  (B)  $F = BD + \bar{B}\bar{D}$  (C)  $F = AC + \bar{A}\bar{C}$  (D)  $F = BD + \bar{B}\bar{D}$

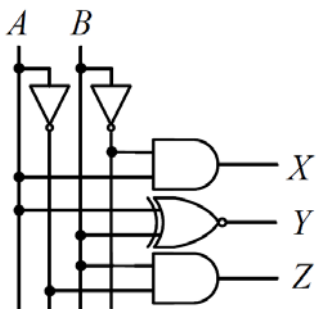
【詳解】

		CD				
		00	01	11	10	
AB	00	λ			R	$\bar{B}\bar{D} + BD = B \odot D$
	01		1	1		
	11		1	1		
	10	f			K	

- A 8. 一全減器其被減數為 X，減數為 Y，前級借位為  $B_i$ ，差以 D 表示，借位輸出為  $B_o$ ，下列何者為此全減器的真值表？

	$\begin{array}{c c} XYB_i & DB_o \\ \hline 000 & 00 \\ 001 & 11 \\ 010 & 11 \\ 011 & 01 \\ 100 & 10 \\ 101 & 00 \\ 110 & 00 \\ 111 & 11 \end{array}$	$\begin{array}{c c} XYB_i & DB_o \\ \hline 000 & 00 \\ 001 & 11 \\ 010 & 11 \\ 011 & 11 \\ 100 & 10 \\ 101 & 00 \\ 110 & 00 \\ 111 & 11 \end{array}$	$\begin{array}{c c} XYB_i & DB_o \\ \hline 000 & 00 \\ 001 & 11 \\ 010 & 11 \\ 011 & 01 \\ 100 & 00 \\ 101 & 10 \\ 110 & 10 \\ 111 & 01 \end{array}$	$\begin{array}{c c} XYB_i & DB_o \\ \hline 000 & 00 \\ 001 & 11 \\ 010 & 11 \\ 011 & 01 \\ 100 & 10 \\ 101 & 01 \\ 110 & 01 \\ 111 & 11 \end{array}$
(A)	(B)	(C)	(D)	

D 9.圖(二)所示為一位元比較器的邏輯電路，其輸入為A與B，輸出為X、Y與Z，則下列敘述何者錯誤？ (A)X=1代表A>B (B)Y=1代表A=B (C)Z=1代表A<B (D)對任一組輸入而言，輸出X、Y與Z同時可以有一個以上為1

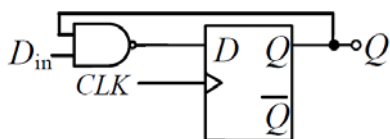


圖(二)

【詳解】

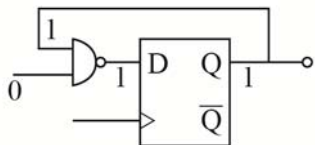
A	B	X	Y	Z
0	0	0	1	0
0	1	0	0	1
1	0	1	0	0
1	1	0	1	0

D 10.如圖(三)所示，若 $D_{in}=0$ ，CLK輸入1kHz脈波，求輸出Q之值為何？ (A)1kHz之脈波 (B)0.5kHz之脈波 (C)0 (D)1

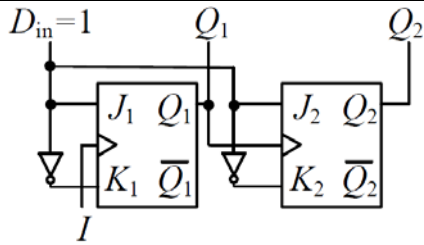


圖(三)

【詳解】



D 11.如圖(四)所示電路，若 $Q_2$ 和 $Q_1$ 之初值均為0，當I輸入5個脈波後， $Q_2$ 和 $Q_1$ 之輸出值為何？ (A) $Q_2=0$ 、 $Q_1=0$  (B) $Q_2=0$ 、 $Q_1=1$  (C) $Q_2=1$ 、 $Q_1=0$  (D) $Q_2=1$ 、 $Q_1=1$

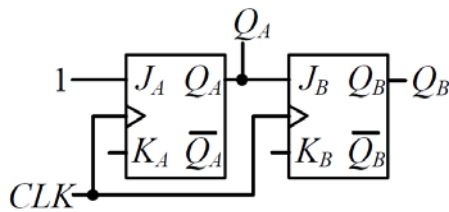


圖（四）

【詳解】

$$J=1 \quad K=0 \quad Q_{n+1}=1$$

- A 12.若以兩個 JK 正反器來設計一個模 4 (mod4) 上數二進制同步計數器，其中  $Q_A$  為低位元， $Q_B$  為高位元，如圖（五）所示電路，則  $K_A$ 、 $K_B$  應如何連接？ (A) $K_A=1$ 、 $K_B=Q_A$  (B) $K_A=0$ 、 $K_B=1$  (C) $K_A=1$ 、 $K_B=\bar{Q}_A$  (D) $K_A=0$ 、 $K_B=0$



圖（五）

【詳解】

$J_A=K_A$	$Q_A$	$J_B=K_B$	$Q_B$
1	0	A	0
1	1	0	0
1	0	1	1
1	1	0	1
1	0	1	0

第二部份：數位邏輯實習（第 13 至 25 題，每題 2 分，共 26 分）

- B 13.依火災的分類，若在工廠中因為電氣所造成的火災應該是屬於下列哪一類之火災？ (A)D 類火災 (B)C 類火災 (C)B 類火災 (D)A 類火災

- A 14.下列何者屬於數位積體電路？ (A)TTL 74 系列積體電路 (B)運算放大器 (C)穩壓積體電路 (D)發光二極體

- C 15.下列敘述何者錯誤？ (A)74LS138 為解碼器 (B)74LS04 為反相器 (C)74LS283 為四位元減法器 (D)74LS00 為 NAND 閘

【詳解】

4 位元前瞻進位加法器

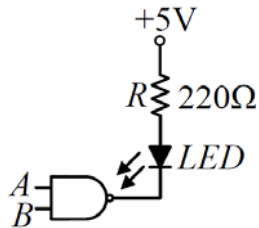
- D 16.下列有關 CMOS 數位電路的敘述，何者錯誤？ (A)CMOS 數位電路由 PMOS 和 NMOS 電晶體組成 (B)CMOS IC 連接於電路時，不用的接腳不可空接 (C)高態的雜訊邊限為

$V_{NH} = V_{OH} - V_{IH}$  (D)低態的雜訊邊限為  $V_{NL} = V_{OL} - V_{IL}$

【詳解】

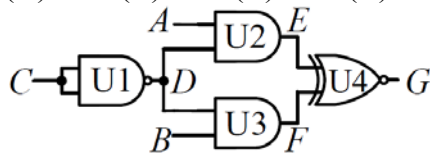
$V_{NL} = V_{IL} - V_{OL}$

- D 17.如圖(六)所示電路，若要使 LED 發亮，則 A、B 之輸入值為何？ (A)A=0、B=0 (B)A=0、B=1 (C)A=1、B=0 (D)A=1、B=1



圖(六)

- D 18.如圖(七)所示電路，經量測結果如表(一)所示，請判斷哪一個編號之邏輯閘故障？ (A)U1 (B)U2 (C)U3 (C)U4

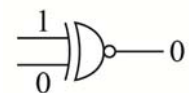


圖(七)

接腳	A	B	C	D	E	F	G
邏輯狀態	1	0	0	1	1	0	1

表(一)

【詳解】

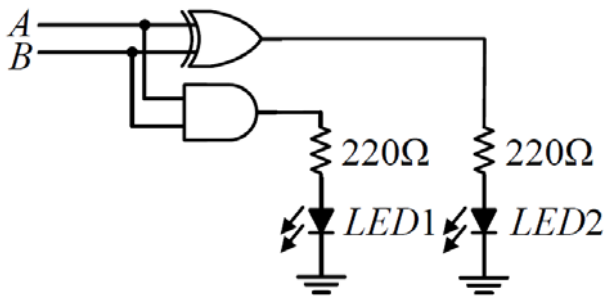


- D 19.若圖(八)之兩個邏輯電路可實現相同邏輯函數，則使用下列哪一定理或定律可將左圖轉換成右圖？ (A)交換律 (Commutative Law) (B)分配律 (Distributive Law) (C)結合律 (Associative Law) (D)第摩根定理 (DeMorgan's Theorem)



圖(八)

- B 20.如圖(九)所示半加器電路，若輸入 A=1、B=1，則下列 LED1、LED2 之顯示狀態何者正確？ (A)LED1 熄、LED2 熄 (B)LED1 亮、LED2 熄 (C)LED1 熄、LED2 亮 (D)LED1 亮、LED2 亮



圖（九）

D 21.8 對 3 優先編碼器之真值表如表（二）所示，則下列敘述何者錯誤？ (A)輸入  $I_7$  具有最高優先權 (B)輸入  $I_0$  具有最低優先權 (C) $I_7I_6I_5I_4I_3I_2I_1I_0=00101110$  時輸出  $Y_2Y_1Y_0=$

101 (D)  $Y_2=I_7+I_5+I_3+I_1$

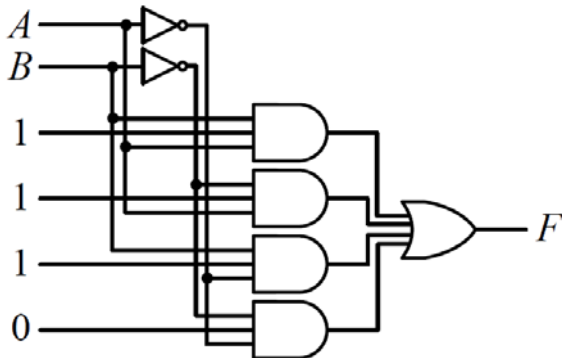
$I_7$	$I_6$	$I_5$	$I_4$	$I_3$	$I_2$	$I_1$	$I_0$	$Y_2$	$Y_1$	$Y_0$
0	0	0	0	0	0	0	1	0	0	0
0	0	0	0	0	0	1	X	0	0	1
0	0	0	0	0	1	X	X	0	1	0
0	0	0	0	1	X	X	X	0	1	1
0	0	0	1	X	X	X	X	1	0	0
0	0	1	X	X	X	X	X	1	0	1
0	1	X	X	X	X	X	X	1	1	0
1	X	X	X	X	X	X	X	1	1	1

表（二）

【詳解】

$Y_2=I_7+I_6+I_5+I_4$

B 22.某生進行實驗時接了如圖（十）所示之電路，輸入變數為 A 與 B，輸出變數為 F，則此電路實現之邏輯函數 F 為 (A) $F=A\oplus B$  (B) $F=A+B$  (C) $F=\overline{AB}$  (D) $F=\overline{A+B}$



圖（十）

【詳解】

$AB + A\overline{B} + \overline{A}B = A + B$  (OR 閘)

A 23.如圖（十一）所示係由 NOR 閘所組成的 RS 門鎖器 (Latch)，則其真值表最有可能為下列何者？ (A) 

S	R	Q	$\overline{Q}$
0	0	Q	$\overline{Q}$
0	1	0	1
1	0	1	0
1	1	0	0

 (B) 

S	R	Q	$\overline{Q}$
0	0	0	0
0	1	0	1
1	0	1	0
1	1	Q	$\overline{Q}$

 (C) 

S	R	Q	$\overline{Q}$
0	0	Q	$\overline{Q}$
0	1	1	0
1	0	0	1
1	1	0	0

 (D) 

S	R	Q	$\overline{Q}$
0	0	1	1
0	1	1	0
1	0	0	1
1	1	Q	$\overline{Q}$

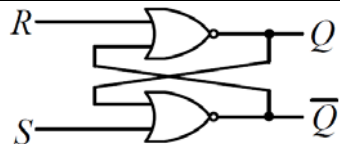


圖 (十一)

S	R	Q	$\bar{Q}$
0	0	Q	$\bar{Q}$
0	1	0	1
1	0	1	0
1	1	x	x

- D 24.如圖 (十二) 所示之計數器，若起始值  $Q_4Q_3Q_2Q_1Q_0=00000$ ，則經過幾次的時脈觸發會回到此起始值？ (A)4 (B)6 (C)8 (D)10

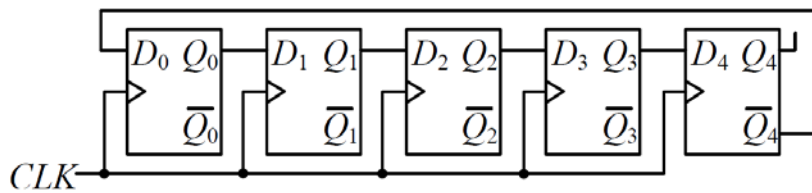


圖 (十二)

- D 25.如圖 (十三) 所示電路，假設  $Q_CQ_BQ_A$  初值為 000，下列何者為正確之  $Q_CQ_BQ_A$  計數順序？ (A)000→010→100→110→111→101→011→001 (B)000→100→010→110→111→101→011→001 (C)000→010→001→011→100→101→110→111 (D)000→001→010→011→100→101→110→111

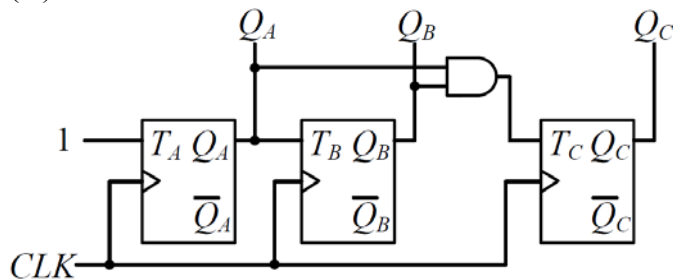


圖 (十三)

【詳解】

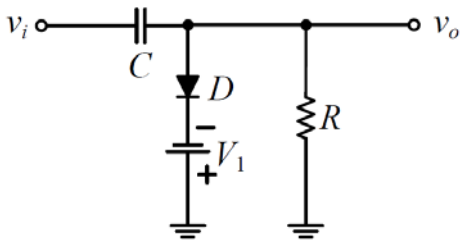
$T_A=1$      $Q_A \div 2$     同步除 8 上數

$T_B=A$      $Q_B \div 4$

$T_C=AB$      $Q_C \div 8$

第三部份：電子學實習 (第 26 至 37 題，每題 2 分，共 24 分)

- D 26.小林上電子學實習課時，想要設計一個穩定電壓的全波整流輸出電路供給手機充電，其輸出的直流平均電壓  $V_{DC}=3.7V$ ，則其輸入的交流正弦波的峰對峰值電壓約為多少？

	<p>(A)4V (B)8V (C)10V (D)12V</p> <p>【詳解】</p> $3.7 = \frac{2}{\pi} \times V_m \Rightarrow V_m = 5.8V, V_{p-p} = 2 \times 5.8 = 11.6 (V)$
A	<p>27.小林上電子學實習課時，為了能準確量測其實驗電路，首先需校正他使用的雙軌跡示波器，示波器面板上有一個標示為 CAL 的小孔，則其輸出信號最有可能是哪一種波形？</p> <p>(A)1kHz 方波 (B)1kHz 三角波 (C)0.5kHz 鋸齒波 (D)0.5kHz 三角波</p> <p>【詳解】</p> <p>示波器採 1kHz 方波作校準 CAL</p>
B	<p>28.小林上電子學實習課時，想要設計一個穩定電壓的橋式整流輸出電路供給手機充電，他先量測其輸出的直流脈動電壓，得到漣波電壓的峰對峰值 <math>V_{r(p-p)}</math> 為 2V，其輸出電壓的峰值 <math>V_p</math> 或 <math>V_m</math> 為 10V，則其漣波百分率 <math>r(\%)</math> 約為多少？ (A)4% (B)8% (C)10% (D)12%</p> <p>【詳解】</p> $r\% = \frac{1}{\sqrt{2}} \times \frac{1}{10-1} \times 100\% = 7.9\%$
A	<p>29.有一二極體電路如圖（十四）所示，若施加一正弦波信號於輸入端點 <math>v_i</math>，則下列敘述何者<u>錯誤</u>？ (A)該電路為偏壓型截波電路（Clipping Circuit） (B)截波電路可用來將輸入的交流電壓信號之部份波形截除 (C)該電路中電阻 <math>R</math> 值之大小會影響輸出波形失真 (D)箝位電路（Clamping Circuit）可用來將輸入的交流電壓信號定位到所要的直流電壓準位上</p>  <p>圖（十四）</p> <p>【詳解】</p> <p>本電路為箝位電路，不會發生截波現象</p> <p>本題模糊，電路為箝位電路但(B)又扯到截波器功能，會引起誤會</p>
A	<p>30.實作圖（十五）之電路以繪製輸出特性曲線，A、B、C、D 為量測儀表，繪製成如圖（十六）所示的 3 條曲線，請選出<u>錯誤</u>的描述。 (A)若曲線 1、2、3 各自對應的是在工作溫度 <math>T_1, T_2, T_3</math> 所量得的結果，則 <math>T_1 &lt; T_2 &lt; T_3</math> (B)儀表 A 與 D 可以是電流表 (C)儀表 B 與 C 可以是示波器或電壓表 (D)此電路架構為共射極組態</p>



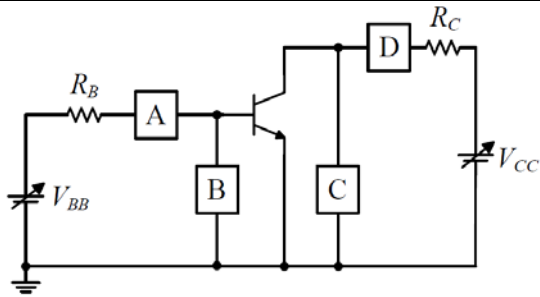


圖 (十五)

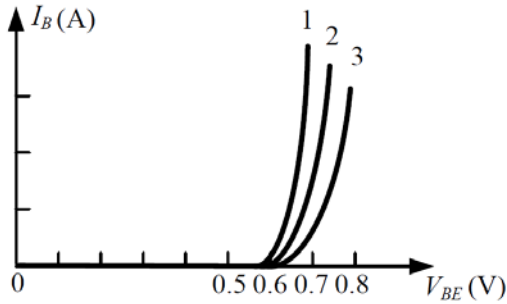


圖 (十六)

【詳解】

溫度上升  $V_{BE}$  下降，故  $T_1 > T_2 > T_3$

- A 31. 有關圖 (十七) 的電路設計，下列敘述何者正確？ (A) 屬於射極回授偏壓的設計 (B) 電容  $C_E$  對交流信號是短路，因此屬於共基極的設計 (C) 電容  $C_C$  對交流信號是短路，因此屬於集極回授偏壓的設計 (D) 屬於共集極的設計

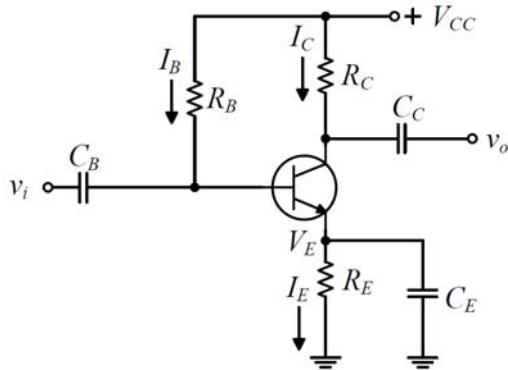


圖 (十七)

【詳解】

本電路為共射極，直流採射極回授偏壓

- D 32. 下列有關達靈頓 (Darlington) 電路的敘述何者錯誤？ (A) 達靈頓電路可由 1 個 PNP 電晶體與 1 個 NPN 電晶體構成 (B) 達靈頓電路可由 2 個 PNP 電晶體構成 (C) 達靈頓電路為直接耦合串級放大電路 (D) 達靈頓電路特點是輸入阻抗很小

【詳解】

達靈頓電路具高輸入組抗、高電流增益

- A 33. 台灣的積體電路製造公司每年貢獻政府非常多的稅收與就業機會，關於其製造的

	<p>MOSFET 電晶體特性，下列敘述何者正確？ (A)MOSFET 電晶體是以電壓控制的元件 (B)MOSFET 電晶體是以電流控制的元件 (C)MOSFET 電晶體的閘極電流 <math>I_G</math> 大於汲極電流 <math>I_D</math> 是正常現象 (D)N 通道 MOSFET 電晶體是以電洞作為主要傳輸載子</p> <p>【詳解】</p> <p>MOSFET 以 <math>V_{GS}</math> 控制 <math>I_D</math></p>
C	<p>34.下列有關場效電晶體放大器之敘述何者<u>錯誤</u>？ (A)共源極 (CS) 放大器輸入阻抗大，適合輸入電壓訊號 (B)共閘極 (CG) 放大器輸入阻抗小，適合輸入電流訊號 (C)共汲極 (CD) 放大器輸出與輸入電壓訊號同相，適合作電壓放大器 (D)共汲極 (CD) 放大器輸入阻抗大，適合輸入電壓訊號</p> <p>【詳解】</p> <p>CD 的 <math>A_i</math> 高，適合作電流放大器</p>
D	<p>35.關於運算放大器 (OPA) 應用電路的實現，下列何者為正確？ (A)利用運算放大器 (OPA) 實現非零電位檢測器時，OPA 需使用負回授電路架構 (B)利用運算放大器 (OPA) 實現減法器時，OPA 之非反相輸入端電壓會追隨反相輸入端電壓 (C)利用運算放大器 (OPA) 實現反相放大器時，此反相放大器之輸入阻抗為無限大 (D)利用運算放大器 (OPA) 實現積分器時，OPA 會工作於線性區</p> <p>【詳解】</p> <p>積分器正常輸出不可飽和，工作於線性區</p>
C	<p>36.小明上電子學實習課時，詳細聽老師講解運算放大器的理想特性與應用後，終於知道理想的運算放大器有幾項特點。由此，當選擇運算放大器來設計反相放大器時，下列何者<u>錯誤</u>？ (A)運算放大器的輸入阻抗愈大愈好 (B)運算放大器的共模拒斥比 (CMRR)，愈大愈能抑制雜訊效應 (C)運算放大器的差模增益 <math>A_d</math> 愈小愈好 (D)運算放大器的共模增益 <math>A_c</math> 愈小愈好</p> <p>【詳解】</p> <p>(C)OPA 的 <math>A_d = A_{VOL}</math>，<math>CMRR = \frac{A_d}{A_c}</math> 愈大愈好</p>
A	<p>37.下列有關振盪器的敘述何者<u>錯誤</u>？ (A)石英晶體振盪電路振盪頻率穩定性差 (B)方波產生電路又稱為多諧振盪器 (C)輸入一觸發脈衝信號可產出一特定的矩形波信號之電路稱為單穩態多諧振盪器 (D)韋恩 (Wien) 電橋振盪器可產生正弦波電壓波形</p> <p>【詳解】</p> <p>石英晶體振盪器的振盪頻率最為穩定</p>
<p>第四部份：計算機概論 (第 38 至 50 題，每題 2 分，共 26 分)</p>	
D	<p>38.關於 Radio Frequency IDentification (RFID) 無線傳輸技術現有應用之情境，下列何者尚未被廣泛應用？ (A)賣場的商品販售 (B)電子票證如捷運悠遊卡或一卡通 (C)無人</p>

	圖書館的書籍借閱與歸還 (D)金融卡自 ATM 自動提款機提取現金 【詳解】 尚未使用 RFID
D	39.下列關於電腦硬體中記憶單元的敘述何者正確？ (A)當今固態硬碟 (Solid-State Drive) 主要靠磁場的狀態來表示所儲存的資訊 (B)快取記憶體 (Cache Memory) 常以快閃記憶體 (Flash Memory) 的積體電路 (IC) 來實現 (C)DDR 記憶體指的就是倍數非同步隨機存取記憶體 (Double Data Rate Asynchronous DRAM) (D)個人電腦的記憶單元種類中，CPU 內的暫存器總儲存空間是最小的 【詳解】 register 速度快價格高、容量小
C	40.關於影像、影片、或者聲音檔案格式，下列何者 <u>錯誤</u> ？ (A)MPEG-1, MPEG-2, MPEG-4 都是動態影像的壓縮標準，其壓縮率以 MPEG-4 最高 (B)以 mp4 為副檔名的音樂檔案遵循 MPEG 所制定的 MPEG-4 影音格式來進行編碼，可以用 QuickTime 播放 (C)以 mp3 為副檔名的音樂檔案遵循 MPEG 所制定的 MPEG-3 影音格式來進行編碼，可以做到無失真壓縮 (D)影片檔案壓縮時，若採用失真的壓縮格式並不一定會導致播放影片時的影像解析度降低 【詳解】 mp3 有失真
C	41.下列何者 <u>不是</u> 目前作業系統核心 (Kernel) 的主要工作？ (A)CPU 程序管理 (B)記憶體管理 (C)電源管理 (D)檔案管理與輸入／輸出設備管理
D	42.關於程式的翻譯，下列何者正確？ (A)C 語言程式經過編譯器編譯之後產生機器語言指令，再經過組譯器進行連結產生執行檔 (B)Java 程式的每一行敘述都是先經過直譯器翻譯成機器語言指令之後才能執行 (C)C++ 程式先經過直譯器翻譯成 C 語言，然後編譯器再進行第二次編譯之後才可以產生執行檔 (D)執行 BASIC 程式時，電腦會將程式逐行翻譯成機器語言，並立即執行
A	43.若一張全彩影像，每一個像素 (Pixel) 都用三原色 (RGB) 的強度來表示該像素的顏色，每個原色的強度都用 16 位元表示。則若要儲存 6 萬張大小為 1920×1080 的無壓縮影像，至少共需要下列多大容量的儲存裝置才存得下？ (A)1TB (B)10GB (C)100MB (D)1000KB 【詳解】 $\frac{24\text{-bit} \times 1920 \times 1080}{8} \times 60000 \doteq 347\text{GB}$
C	44.關於套裝軟體之功能，下列敘述何者 <u>錯誤</u> ？ (A)以 Microsoft Word 排版的檔案，可以另外儲存成 HTML 格式的網頁檔案 (B)在 Microsoft PowerPoint 中，可以插入超連結

	<p>(Hyperlink)，以利連結到 YouTube 網站中的影片 (C)使用 PhotoImpact 調整照片的整體亮度時，常常使用焦距變焦的編修工具來進行調整 (D)使用 Microsoft Movie Maker 可以匯入 JPEG 格式的靜態圖片檔作為素材</p> <p>【詳解】 PhotoImpact→相片→光線→亮度對比</p>
A	<p>45.若已知網際網路中 A 電腦之 IP 為 192.168.127.38，且子網路遮罩 (Subnet Mask) 為 255.255.248.0，下列哪一 IP 與 A 電腦<u>不在</u>同一子網路 (網段)？ (A)192.168.128.11 (B)192.168.126.22 (C)192.168.125.33 (D)192.168.124.44</p> <p>【詳解】 11111000 AND 01111111 相同</p>
B	<p>46.下列關於雲端運算 (Cloud Computing) 之敘述何者<u>錯誤</u>？ (A)雲端運算的特性是動態、易擴充及虛擬化 (B)IaaS 即為 Intertexture as a Service 層次的服務 (C)PaaS 即為 Platform as a Service 層次的服務 (D)SaaS 即為 Software as a Service 層次的服務</p> <p>【詳解】 Infrastructure as a service</p>
A	<p>47.下列何者是個人電腦自伺服器接收 E-mail 時所採用的通訊協定？ (A)POP3 (B)FTP (C)SMTP (D)DNS</p>
A	<p>48.下列何者最符合「特洛伊木馬」惡性程式之特性？ (A)會偽裝成特殊程式，吸引使用者下載並隱藏於系統中 (B)會寄生在可執行檔或系統檔上，當執行時便會常駐記憶體內，並感染其他的程式檔案 (C)當開啟 Microsoft Office 時，會自動啟動某些巨集，藉以危害系統安全 (D)會透過網路自行散播</p>
B	<p>49.下列何種創用 CC (Creative Commons) 授權條款，採用如圖(十八)之授權標誌？ (A)姓名標示—相同方式分享 (B)姓名標示—禁止改作 (C)姓名標示—禁止改作—相同方式分享 (D)姓名標示—非商業性</p> <div data-bbox="215 1527 667 1709" data-label="Image"> </div> <p>圖 (十八)</p>
D	<p>50.網路霸凌 (Cyberbullying) 是利用網路社群、討論區等現代網路技術，欺凌他人的行為。由此，則下列何者<u>不屬於</u>常見之網路霸凌行為？ (A)發佈令人難堪的網路留言 (B)上傳欺凌受害者的影片 (C)傳送電子郵件散佈不實訊息，使受害者或受害者身邊的親友不勝其擾 (D)入侵他人電腦竊取資料</p>